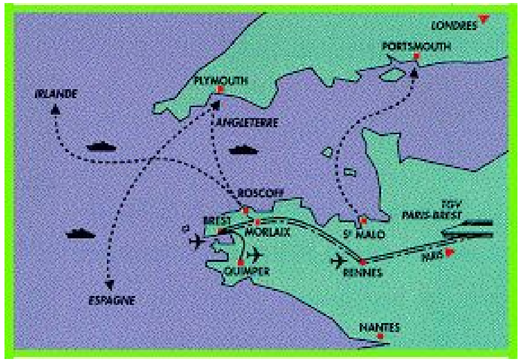
Informations pratiques

Comment vous y rendre ?

- Liaisons aériennes :
  - ▷ Aéroport Brest-Guipavas
- Train :
  - ▷ Gare SNCF Morlaix (TGV liaison Paris)
  - ▷ Morlaix–Roscoff (ou navettes autocar)
- Autoroute/voie express :
  - ▷ Accès routier RN 12



Hébergement

L'école prend en charge et organise :

- les nuitées du lundi 30 mars au jeudi 3 avril inclus ;
- les repas de midi du lundi au vendredi inclus ;
- les repas du soir du lundi au jeudi inclus.

Les frais de voyage et d'inscription sont à la charge des participants (laboratoires).

http://www.irisa.fr/archi03/

Soutiens

- L'Université de Rennes 1
- La Région Bretagne
- Le Centre National de la Recherche Scientifique (CNRS)
- Le GdR Architecture Réseaux et systèmes Parallélisme (ARP)
- L'Institut National de Recherche en Informatique et Automatique (INRIA)

UNIVERSITE DE RENNES 1

REGION BRETAGNE

ARP Architecture Réseaux et systèmes Parallélisme GdR - CNRS

CNRS CENTRE NATIONAL DE LA RECHERCHE SCIENTIFIQUE

INRIA

http://www.irisa.fr/archi03/

ARCHI 03

Roscoff (Finistère)

31 mars – 4 avril 2003

Ecole thématique

**Architectures
des systèmes matériels enfouis
et méthodes de conception associées**

Thèmes

- Architectures de processeurs : des cœurs de processeurs généralistes aux processeurs programmables spécialisés
- Architectures reconfigurables
- Systèmes sur silicium (SoC)
- Arithmétique des ordinateurs
- Basse consommation d'énergie
- Méthodes et outils de conception de systèmes matériel :
  - ▷ Synthèse de haut niveau
  - ▷ Co-conception
  - ▷ Compilation flexible et langages de modélisation de processeurs
  - ▷ Génération de code pour processeurs à arithmétique en virgule fixe
  - ▷ Conception à base de composants virtuels (IP)
- Applications

Public concerné

Cette formation concerne prioritairement les chercheurs, doctorants et ingénieurs impliqués dans la recherche relative à la conception de systèmes matériels sous toutes leurs formes : circuits intégrés spécifiques, technologies reconfigurables, cœurs de processeurs à usage général ou spécialisé…

Programme préliminaire

- Systèmes sur silicium (SoC)
- Introduction aux SoC
- Illustration des différents types de bus : VCI, OCP, STBus…
- Multiprocesseurs
- Méthodes de spécification
- Consommation d'énergie
- Basse consommation dans les systèmes embarqués
- Consommation et systèmes d'exploitation
- Architectures reconfigurables
- Plates-formes reconfigurables
- Outils logiciels pour le reconfigurable
- Opérateurs arithmétiques rapides et à basse consommation
- Méthodologies de transformation virgule flottante en virgule fixe

Intervenants pressentis

Michel Auguin, Gilbert Cabillic, Jean-Paul Calvez, Alain Greiner, Nathalie Julien, Daniel Litaize, Daniel Ménard, Frédéric Pétrot, Sébastien Pillement, Bernard Pottier, Olivier Sentieys, Arnaud Tisserand.

Les doctorants souhaitant présenter rapidement leurs travaux dans les thèmes de l'école doivent contacter les organisateurs.

Inscriptions

Formulaire d'inscription sur :
`http://www.irisa.fr/archi03/`

Date limite d'inscription : 10 mars 2003.

Contact informations : François Charot (`charot@irisa.fr`, 02 99 84 72 15)

Organisation

- Responsables scientifiques :
  - ▷ François Charot, IRISA
  - ▷ Olivier Sentieys, IRISA, ENSSAT
- Comité d'organisation :
  - ▷ Edith Blin, IRISA
  - ▷ François Charot, IRISA
  - ▷ Elisabeth Lebret, IRISA
  - ▷ Lydie Letort, IRISA
  - ▷ Olivier Sentieys, IRISA, ENSSAT
  - ▷ Arnaud Tisserand, INRIA, LIP
- Comité scientifique :
  - ▷ Michel Auguin, DR CNRS, I3S, Sophia Antipolis
  - ▷ François Charot, CR INRIA, IRISA, Rennes
  - ▷ Daniel Litaize, PR, IRIT, Toulouse
  - ▷ Jean-Michel Muller, DR CNRS, LIP, Lyon
  - ▷ Pascal Sainrat, PR, IRIT, Toulouse
  - ▷ Olivier Sentieys, IRISA, ENSSAT
  - ▷ Arnaud Tisserand, CR INRIA, LIP, Lyon